

#3

(19) 日本国特許庁 (J P)

(12) 特 許 公 報 (B 2)

(11) 特許番号

特許第3074640号

(P3074640)

(45) 発行日 平成12年 8 月 7 日 (2000. 8. 7)

(24) 登録日 平成12年 6 月 9 日 (2000. 6. 9)

(51) Int.Cl. <sup>7</sup>	識別記号	F I
G 0 2 F 1/133	5 5 0	G 0 2 F 1/133
1/139		G 0 9 G 3/36
G 0 9 G 3/36		G 0 2 F 1/137

請求項の数 7 (全 10 頁)

(21) 出願番号 特願平7-334579

(22) 出願日 平成 7 年 12 月 22 日 (1995. 12. 22)

(65) 公開番号 特開平9-185037

(43) 公開日 平成 9 年 7 月 15 日 (1997. 7. 15)

審査請求日 平成 9 年 11 月 7 日 (1997. 11. 7)

(73) 特許権者 390009531

インターナショナル・ビジネス・マシー  
ンズ・コーポレーションINTERNATIONAL BUSI  
NESS MACHINES COR  
PORATIONアメリカ合衆国10504、ニューヨーク州  
アーモンク (番地なし)

(72) 発明者 中村 肇

神奈川県大和市下鶴間1623番地14 日本  
アイ・ビー・エム株式会社 大和事業所  
内

(74) 代理人 100086243

弁理士 坂口 博 (外 1 名)

審査官 井口 猶二

最終頁に続く

(54) 【発明の名称】 液晶表示装置の駆動方法

1

(57) 【特許請求の範囲】

【請求項 1】 O C B セルを用いた液晶表示装置の駆動方法であって、  
表示動作の開始時に T F T のゲートオン・オフ時間を制御し、  
ゲート電極と共通電極間に発生する強い電界により各画素にベンド配向を行わせ、  
同時に表示電極と共通電極間にベンド配向を継続させるために必要な電界以上の電圧を印加することにより短時間でベンド状態に移行させることを特徴とする液晶表示装置の駆動方法。

【請求項 2】 O C B セルを用いた液晶表示装置の駆動方法であって、  
表示動作の開始時に T F T の保持容量電極と共通電極間に電圧パルスを加えて、

2

両電極間に発生する強い電界により各画素にベンド配向を行わせ、  
同時に表示電極と共通電極間にベンド配向を継続させるために必要な電界以上の電圧を印加することにより短時間でベンド状態に移行させることを特徴とする液晶表示装置の駆動方法。

【請求項 3】 請求項 1 又は 2 記載の液晶表示装置の駆動方法において、  
前記表示動作はシステム側から送られるパワーオンリセット信号により開始されることを特徴とする液晶表示装置の駆動方法。

【請求項 4】 O C B セルを用いた液晶表示装置の駆動方法であって、  
表示動作中に所定の時間間隔で T F T のゲートオン・オフ時間を制御し、

ゲート電極と共通電極間に発生する強い電界により各画素にベンド配向を行わせ、

同時に表示電極と共通電極間にベンド配向を継続させるために必要な電界以上の電圧を印加することにより短時間でベンド状態に移行させることを特徴とする液晶表示装置の駆動方法。

【請求項5】OCBセルを用いた液晶表示装置の駆動方法であって、

表示動作中に所定の時間間隔でTFTの保持容量電極と共通電極間に電圧パルスを加えて、

両電極間に発生する強い電界により各画素にベンド配向を行わせ、

同時に表示電極と共通電極間にベンド配向を継続させるために必要な電界以上の電圧を印加することにより短時間でベンド状態に移行させることを特徴とする液晶表示装置の駆動方法。

【請求項6】OCBセルを用いた液晶表示装置の駆動方法であって、

表示動作中に任意の時にTFTのゲートオン・オフ時間を制御し、

ゲート電極と共通電極間に発生する強い電界により各画素にベンド配向を行わせ、

同時に表示電極と共通電極間にベンド配向を継続させるために必要な電界以上の電圧を印加することにより短時間でベンド状態に移行させることを特徴とする液晶表示装置の駆動方法。

【請求項7】OCBセルを用いた液晶表示装置の駆動方法であって、

表示動作中に任意の時にTFTの保持容量電極と共通電極間に電圧パルスを加えて、

両電極間に発生する強い電界により各画素にベンド配向を行わせ、

同時に表示電極と共通電極間にベンド配向を継続させるために必要な電界以上の電圧を印加することにより短時間でベンド状態に移行させることを特徴とする液晶表示装置の駆動方法。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、液晶表示装置の駆動方法に係り、特に広視野角と高速応答を実現するOCB (Optically Compensated Birefringence) 技術を用いた液晶表示装置の駆動方法に関する。

【0002】

【従来の技術】現在TFTカラー液晶表示装置 (TFT/LCD) に広く使用されているツイスト・ネマチック (TN) 型セルは視野角が狭く、LCDパネル面に対して斜方向から観察するとコントラストの低下や画像の反転を起こすという問題を有している。そのため、LCDの各画素を2分割して夫々異なる方向に配向させる配向

分割法や画素電極を複数に分けたりする方法を用いて広視角化を実現しようとしている。また、近年のマルチメディアに対応して液晶表示装置の画面上で大量の画像データを高速で動かせる動画処理機能も必要になってきており、液晶表示セルの高速応答性の向上が期待されている。

【0003】近年液晶表示セルとしてTN型セルに代えてOCBセルを用いる研究が進んでいる。OCBセル技術を用いると、配向分割法等より容易に広視野角を得ることができ、さらに従来のTNセルに比べて応答速度が一桁速い高速応答特性も得ることができるようになる。図13はOCBセルの構造を説明する斜視図である。上下2枚のガラス基板の間にベンド配向する液晶材料が封入されている。2枚のガラス基板の外側領域にはそれぞれ偏光板が設けられている。一方のガラス基板と偏光板との間には位相差補償フィルムが設けられている。

【0004】ベンド配向とは、例えば図中の座標系で液晶分子がほぼXZ面内のみ存在するような配向を指す。このベンド配向のセルでは、印加電圧を変化させても上下の液晶の配向が常に対称であるためXZ面内の視野角依存性は対称性を示す。そして、位相差補償フィルム (2軸性フィルム) によりXYZの3次元方向の位相差を0にするようにして、広い視野角を得るようにしている。

【0005】OCBセルはバイアス電圧が印加されていないときはスプレー配向状態にあり、所定の高電圧が印加されているときにはベンド配向状態をとる。液晶表示装置として動作させるには、最初にスプレー配向からベンド配向にさせておく必要がある。

【0006】

【発明が解決しようとする課題】OCBセルを用いた液晶表示装置の動作開始時に画素電極と共通電極間に一定時間高電圧を印加してベンド配向状態にする方法が研究段階で検討されはじめているが、ベンド配向状態を実現するのに数十秒以上の時間がかかったりベンド配向に移行しない画素が残ってしまったりする場合があった。OCBセルがベンド配向に移行しない場合には、操作者がLCDパネルの当該領域表面を指で押したりして強制的にベンドさせることも可能であるが、これでは折角の広視野角特性を備えているとしても液晶表示装置として有すべき画質を得ることは容易でないし、また実用的でないという問題が生じている。

【0007】一方、初期にスプレー配向からベンド配向に移行したとしても、動作中何らかの原因でベンドからスプレー配向に戻ってしまったら、電源を再投入しなければ正常な表示が行われなくなるという問題もある。

【0008】また近年のTFTカラー液晶表示装置を搭載したノートブック型のパーソナルコンピュータ等のバッテリー駆動のシステムでは省電力化の要求が高まっている。省電力化を実現するため例えば一定時間システム

5

に対して入力が必要であれば、液晶表示装置の駆動を停止させて表示をオフにするような機能が設けられている。そして、システムからの信号により瞬時に表示をオン状態にさせられるようになっている。ところが、OCBセルは駆動信号がオフするとベンド配向からスプレー配向に戻ってしまうので改めてベンド配向にするためには一定時間を要し、瞬時に表示をオンすることができないという問題も有している。本発明の目的は、OCBセルを使用したTFT/LCDにおいて、OCBセルをスプレー配向状態からベンド配向状態に短時間に移行させる液晶表示装置の駆動方法を提供することにある。

【0009】また本発明の目的は、画像表示中にOCBセルがベンド配向からスプレー配向へ戻ってしまった場合、強制的に短時間でベンド配向に移行させる液晶表示装置の駆動方法を提供することにある。

【0010】さらに本発明の目的は、液晶表示装置の動作中及び動作休止中にベンド配向状態を保持する液晶表示装置の駆動方法を提供することにある。

【0011】

【課題を解決するための手段】上記目的は、以下のよう  
な駆動方法を行うことにより達成される。OCBセルを用いた液晶表示装置の表示動作開始時にTFTのゲートオン・オフ時間を制御し、ゲート電極と共通電極間に発生する強い電界により各画素にベンド配向を行わせ、同時に表示電極（画素電極）と共通電極間にベンド配向を継続させるために必要な電界以上の電圧を印加することにより短時間でベンド状態に移行させる駆動方法である。

【0012】OCBセルを用いた液晶表示装置の表示動作開始時にTFTの保持容量電極と共通電極間に電圧パルスを加えて、両電極間に発生する強い電界により各画素にベンド配向を行わせ、同時に表示電極（画素電極）と共通電極間にベンド配向を継続させるために必要な電界以上の電圧を印加することにより短時間でベンド状態に移行させる駆動方法である。

【0013】上記駆動方法における駆動はシステム側から送られてくるパワーオンリセット信号により開始される。また、表示動作中に何らかの原因でベンド配向からスプレー配向に移行してしまった場合には表示品質が劣化してしまうので、所定の間隔で上記と同様の駆動を行わせてベンド配向にさせるようにする。また、所定の間隔ではなく、スイッチやシステム側等からの外部信号により強制的に上記と同様の駆動を行わせてベンド配向にさせる。

【0014】また、液晶表示装置の動作休止中にベンド配向状態を保持するために、必要最小限の電圧を共通電極と表示電極間に印加し、フレーム周波数を通常の表示状態よりも遅くするようにする。

【0015】

【発明の実施の形態】本発明の第1の実施の形態として

6

の、液晶表示装置の動作開始時にOCBセルをスプレー配向からベンド配向へ移行させる液晶表示装置及びその駆動方法及び駆動装置を図1乃至図4を用いて説明する。

【0016】本実施の形態で用いた液晶表示装置の構成を図1を用いて簡単に説明する。まず、ガラス基板からなるアレイ基板2と対向基板4とが液晶を介して所定の間隔で対向して設けられている。図示はしないが対向基板4のほぼ全面には共通電極が形成され、この共通電極に電圧を印加するための共通電極駆動回路20が接続されている。

【0017】アレイ基板2上には、複数のデータ線6と、データ線6と交差する複数のゲート線8が形成されている。データ線6とゲート線8とでマトリクス状に画定された領域は画素領域であり、画素電極12が形成されている。データ線6及びゲート線8の交差部近傍にスイッチング素子としての薄膜トランジスタ（TFT）10が形成されている。各データ線6はデータ線駆動回路14に接続され、各ゲート線8はゲート線駆動回路16に接続されている。ゲート線駆動回路16には、ゲート電圧発生器22が接続されている。

【0018】データ線駆動回路14、ゲート線駆動回路16、ゲート電圧発生器22、及び共通電極駆動回路20は、液晶表示制御装置24の制御部26に接続され、システム部30からのデータ信号、同期信号等を受け取った制御部26により制御される。システム部30からの電源により液晶表示制御装置24のパワー・オン・信号部28から制御部26にリセット信号が出力されるようになっている。

【0019】このような構成の下で本駆動方法は、液晶表示装置の各画素に夫々形成されたTFT（薄膜トランジスタ）10のゲート電極と、TFT10が形成されたアレイ基板2に対向して設けられている対向基板4上に形成された共通電極との間に、駆動開始時に発生させた電界によりベンドの核を発生させ、各画素にベンド配向を行わせることを特徴としている。

【0020】そして、一般にTFTのゲート電極に印加させるゲート電圧の振幅は約20～30Vもあって、アレイ基板上の画素電極と対向基板上の共通電極との間の電位差約6Vよりもかなり大きい。従って、ゲート電極と共通電極間の電位差が大きいため、ゲート電極と共通電極との間に存在する液晶はベンド配向に成り易く、同時に画素電極と共通電極間にベンド配向を継続させるために必要な電圧より高い電圧を印加すると短時間で全画素をベンド配向にさせることができる。

【0021】本実施の形態における駆動方法を図2乃至図4に示す駆動開始時のタイミング例により説明する。図2において、システム部30からの電源投入により、電力が供給されると、パワーオン信号部28から駆動制御部26にリセット信号が出力される。リセット信号が

10

20

30

40

50

出力される時間を  $t_1$  とする。この  $t_1$  時間内で、各 TFT のゲート電極、及び表示電極、共通電極に印加する電圧を制御することにより、短時間でスプレー配向をベンド配向に変化させることができるようになる。

【0022】  $t_1$  の時間は実用的には 1.5 秒以下が望ましく、好ましくは 5 秒以内である。図 2 に示すように電源投入時にパワーオンリセット信号が  $t_1$  秒間出力され、この  $t_1$  秒間にゲート線には図示のごとく電圧レベルは通常のゲートパルスと同様の 20 乃至 30 V 程度であるが、周期は、通常のゲートタイミングよりかなり広い幅のゲートパルスが出力される。

【0023】 図 3 を用いてパワーオンリセット時の  $t_1$  間でのゲートタイミングを説明する。この例は、全ゲート線に同時に幅の広いゲートパルスを印加してスプレー配向をベンド配向に変更させる方法である。例えば、通常駆動による表示をさせる場合に 1 画面を書き込む時間（1 フレーム）が 17 ms である液晶表示装置であると

【0024】 このとき例えば、通常動作よりかなり広いデューティ比 50 %（パルス幅約 8.5 ms）のパルスを生成して全ゲート線に同時に出力する。従って、例えば、 $t_1 = 5 \text{ sec}$  とすれば、約 300 フレームとすることができ、従って広いパルス幅を有するゲートパルスを 300 回出力させてゲート電極と共通電極間に大きな電位差を繰り返し生じさせることによりベンド配向の核を形成することができる。

【0025】 そして、表示電極及び共通電極間に例えば通常駆動の際に印加する電圧を  $t_1$  間の期間印加し続けておくことにより、良好なベンド配向が画素全体に短時間で得られる。図 4 は、パワーオンリセット時の  $t_1$  間での他のゲートタイミングの例である。この例は、ゲート線に印加するベンド配向用の幅広のゲートパルスをゲート線の順に順次印加するようにしたものである。1 フレーム内で順次ゲート線に印加するゲートパルスの入力のタイミングをずらすようにしている。

【0026】 以上のように通常の表示を行うときはゲートがオンしている時間は、 $1 / (\text{表示ライン} \times \text{フレーム周波数})$  になるためゲートがオンしている時間が数十  $\mu\text{s}$  と短い、本駆動方法ではゲートオン時間を数 msec から数 sec と長くしている。これによりゲート電極と共通電極間に核となるベンド配向が形成される。さらに、表示電極・共通電極間に加えられる電界により画素全体がベンド配向に移行する。表示電極・共通電極間には高い電圧を印加するほどベンド配向に早く移行することができるようになる。

【0027】 なお、表示電極と共通電極は 1 フレーム毎に反転させているが液晶に信頼性上の問題が発生しない範囲内で複数フレーム毎に反転させるようにしてもよい。1 フレームの時間は 1 Hz ~ 80 Hz（1 sec ~ 12.5 msec）の範囲で設定することができる。ま

た、1 フレームは、図 3 及び図 4 共に共通電極反転駆動の場合を示したが、共通電極の電位を反転させない場合でもゲート電極及び表示電極の駆動は本実施の形態の駆動方法と同様である。

【0028】 本発明の第 2 の実施の形態としての、液晶表示装置の動作開始時に OCB セルをスプレー配向からベンド配向へ移行させる液晶表示装置及びその駆動方法及び駆動装置を図 5 乃至図 7 を用いて説明する。本実施の形態は、OCB セルを用いた液晶表示装置の表示動作開始時に TFT の保持容量電極（蓄積容量線）と共通電極間に電圧パルスを加えて、両電極間に発生する強い電界により各画素にベンド配向を行わせ、同時に表示電極（画素電極）と共通電極間にベンド配向を継続させるために必要な電界以上の電圧を印加することにより短時間でベンド状態に移行させる駆動方法である。

【0029】 図 5 に蓄積容量線が形成された液晶表示装置の断面図を示す。アレイ基板 2 と対向基板 4 とが液晶 3 4 を封止して対向して設けられている。各基板の液晶面側には、表示電極 1 2 及び共通電極 3 1 が形成されている。アレイ基板 2 には各画素の表示電極 1 2 の間にゲート線 8 及びデータ線（図示せず）が形成されている。

【0030】 表示電極 1 2 上には絶縁膜を介して蓄積容量線 3 2 が形成されている。通常の液晶表示駆動の場合には、蓄積容量線 3 2 には共通電極 3 1 に印加する電圧と同電位の電圧が印加されるようになっている。

【0031】 次に本実施の形態において使用される電圧印加回路を図 6 を用いて説明する。OCB セルを用いた液晶表示装置 40 に LCD コントローラ 4 2 から表示

（データ線）駆動電圧  $V_d$ 、ゲート線駆動電圧  $V_g$  が入力される。液晶表示装置 40 の共通電極に印加されるべき電圧  $V_{com}$  及び蓄積容量線に印加されるべき電圧  $V_{cs}$  は、スイッチ回路 4 4 を介して供給される。スイッチ回路 4 4 では、 $V_{com}$ 、 $V_{cs}$  を LCD コントローラ 4 2 から供給するか、スタートアップ再配向コントローラ 4 6 から供給するかをスイッチする。

【0032】 パワーオン信号回路 4 8 は、液晶表示開始時にパワーオンリセット信号を受けてパワーオン信号をスタートアップ再配向コントローラ 4 6 に出力する。スタートアップ再配向コントローラ 4 6 は、パワーオン信号の入力を受けてスイッチ回路 4 4 の  $V_{com}$ 、 $V_{cs}$  の入力スイッチをスタートアップ再配向コントローラ 4 6 の出力側に切り替える信号をスイッチ回路 4 4 に出力する。

【0033】 さらに図 7 の駆動開始時のタイミング例を用いて本実施の形態における駆動方法を説明する。図 5 及び図 7 において、システムからの電源投入により、電力が供給されると、パワーオン信号回路 4 8 からスタートアップ再配向コントローラ 4 6 にリセット信号が出力される。リセット信号が出力される時間を  $t_1$  とする。この  $t_1$  時間内で、蓄積容量線及び共通電極に印加する

10

20

30

40

50

電圧を制御することにより、短時間でスプレー配向をベンド配向に変化させることができるようになる。

【0034】 $t_1$ の時間は実用的には15秒以下が望ましく、好ましくは5秒程度以下であり、本実施の形態では1乃至2秒程度としている。図7に示すように電源投入時にパワーオンリセット信号が $t_1$ 秒間出力され、この $t_1$ 秒間に共通電極と蓄積容量線間には図示のごとく極性が逆で双方の電位差が10乃至30V程度の電圧が印加される。この電位差は12V以上であることが好ましい。

【0035】パルス幅はベンド配向に移行させるために2msec以上に設定する必要がある。例えば、パルスのオンオフ比が1:1(50%デューティ)とすると、250Hz以下の周波数で共通電極と蓄積容量電極を図示したように反転駆動する。

【0036】 $t_1=3\text{sec}$ とすれば、約200フレームとすることができ、従って大きな電位差が生じるパルスを共通電極・蓄積容量線間に200回繰り返して生じさせることによりベンド配向の核を形成することができる。そして、表示電極及び共通電極間に例えば通常駆動の際に印加する電圧を $t_1$ 間の期間印加し続けておことにより、良好なベンド配向が画素全体に短時間で得られる。

【0037】なお本実施の形態では共通電極と蓄積容量線の双方に電圧を印加したが、一方のみ例えば共通電極にのみ電圧を印加し、蓄積容量線には印加しないようにすることも可能である。

【0038】次に、OCBセルを用いた液晶表示装置の表示動作中に何らかの原因でベンド配向からスプレー配向に移行してしまった場合に改めてベンド配向に戻す駆動方法について図8乃至図10を用いて説明する。

【0039】図8に示した回路は、図1のパワーオン信号部48の出力或は、図6に示した液晶表示装置のスタートアップ再配向コントローラ46に入力するパワーオン信号回路48の出力を、パルス発生回路50の出力とオア回路52により接続したものである。オア回路52の出力がスタートアップ再配向コントローラ46に入力するようになっている。パルス発生回路50は、一定間隔(所定時間経過後)毎にパルスを発生するようになっている。

【0040】このようにすれば、オア回路52により、パワーオン信号回路48又はパルス発生回路50からパルスが出力されれば、電源投入時のみならず表示動作中であってもスプレー配向になってしまった液晶を強制的に短時間にベンド配向に戻してやることができる。

【0041】また、図9及び図10に示すように、表示動作時にベンド配向からスプレー配向に移行してしまった場合に、上述のように一定間隔毎にベンド配向にさせる駆動を行わせるのではなく必要が生じたときに、スイッチ或はシステム側から送り出した信号により強制的にベンド配向を行わせる駆動を行うようにすることもでき

る。例えば図9に示すように液晶表示装置54の表示パネル前面の枠体56等の操作者が操作しやすい位置等に強制的にベンド配向をさせる駆動を行わせるスイッチ58を設けてもよい。このスイッチ58は構成例である図10に示すように、図8で示した回路のパルス発生回路50の代わりに所定の電圧Vddをオア回路52に入力させたり遮断させたりするようになっている。こうすることにより、スイッチ58をオンさせることにより強制的にベンド配向にさせることができるようになる。このスイッチの代わりにシステム等からの外部信号をオア回路52に入力させてもよく、例えばシステムキーボード等からスイッチ58の代わりに強制的なベンド配向駆動を行わせることができるようになる。

【0042】近年のノートブック型のパーソナルコンピュータ等では、当該コンピュータを使用中に一定時間キーボード等からの入力がなければ自動的に省電力モードに移行させる機能を備えたものがある。この省電力モードが機能するとコンピュータの表示装置である液晶表示装置のバックライトを消灯させたり、バックライト及び液晶駆動回路の動作を停止させたりするようになっている。OCBセルを用いた液晶表示装置でこの省電力機能を動作させて液晶駆動回路の動作が停止してしまうと、液晶がベンド配向からスプレー配向に戻ってしまう。従って、何らかの入力があって省電力モードから通常モードに復帰する際、瞬時に表示を行わせるにはOCBセルの液晶表示装置では、バックライトの消灯のみで駆動は通常通り行わせる必要が生じる。

【0043】そこで、OCBセルを用いる液晶表示装置にあっては、省電力時に図11或は図12に示すような駆動を行わせるようにする。図11は共通電極反転駆動をさせた場合の表示電極と共通電極の駆動波形例を示している。共通電極反転駆動では共通電極と表示電極が1水平期間( $t_3$ )毎に反転を繰り返している。図中の $t_1$ の期間は通常の表示期間の駆動波形である。表示電極の電圧の振幅をV1、共通電極の電圧振幅をV2とすると液晶の画素に印加される電圧は $(V1/2 + V2/2)$ になる。

【0044】省電力期間( $t_2$ )には共通電極反転を停止させる。画素に印加される電圧は $V1/V2$ になり、この値はベンドからスプレーに移行しないための電圧より高く設定する。通常はこの電圧は5V以下である。このときの反転周期( $t_4$ )は1水平期間よりも長く設定し好ましくは数Hzから数十Hzに設定する。こうすることにより共通電極反転に要する電力が必要なくなり、また、表示電極の反転周期が長くなり $t_3/t_4$ の割合で表示電極の消費電力が低減できるようになる。

【0045】図12に共通電極一定の場合の駆動波形例を示す。表示電極は1水平期間( $t_3$ )毎に反転を繰り返している。図中 $t_1$ の期間は通常の表示期間の駆動波形である。表示電極の表示期間の電圧の振幅をV1とす

ると液晶の画素に印加される電圧は  $V1/2$  で表される。

【0046】省電力期間 ( $t2$ ) には表示電極に印加する電圧の振幅を  $V2$  にする。ここで  $V1 > V2$  のように設定し、このときの液晶に印加される電圧は  $V2/2$  になり、この値はベンドからスプレー配向に移行しないための電圧より高く設定する。またこのときの反転周期 ( $t4$ ) は1水平期間よりも長く設定し、好ましくは数 Hz から数十 Hz に設定する。こうすることにより表示電極の電圧振幅が小さくなるため消費電力が低減でき、また、表示電極の反転周期が長くなるため、 $t3/t4$  の割合で表示電極の消費電力を低減させることができる。

【発明の効果】本発明によれば、従来の TFT 型液晶表示装置の構成をほとんど変更することなくゲート電極、表示電極、共通電極の駆動タイミングを制御することで短時間でスプレー配向からベンド配向に移行させることができるようになる。

#### 【図面の簡単な説明】

【図1】本発明の実施の形態における液晶表示装置の構成を示す図である。

【図2】本実施の形態における駆動タイミングの波形例を示す図である。

【図3】本実施の形態における駆動タイミングの波形例を示す図である。

【図4】本実施の形態における駆動タイミングの波形例を示す図である。

【図5】蓄積容量線が形成された液晶表示装置の断面図である。

【図6】本実施の形態における電圧印加回路を示す図である。

【図7】本実施の形態における駆動タイミングの波形例を示す図である。

【図8】スプレー配向をベンド配向に戻す駆動方法を説明する図である。

【図9】スプレー配向をベンド配向に戻す駆動方法を説明する図である。

\* 明する図である。

【図10】スプレー配向をベンド配向に戻す駆動方法を説明する図である。

【図11】システムの省電力時の駆動方法を説明する図である。

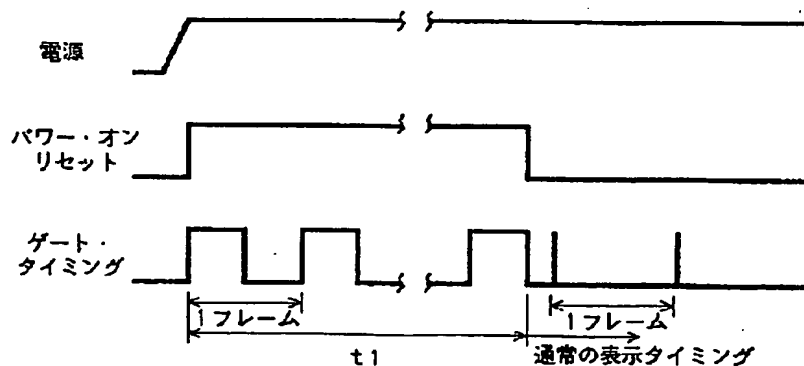
【図12】システムの省電力時の駆動方法を説明する図である。

【図13】OCBセルの構造を説明する図である。

#### 【符号の説明】

- 2 アレイ基板
- 4 対向基板
- 6 データ線
- 8 ゲート線
- 10 TFT
- 12 表示電極
- 14 データ線駆動回路
- 16 ゲート駆動回路
- 18 データ電圧発生器
- 20 共通電極駆動回路
- 22 ゲート電圧発生器
- 24 液晶表示制御装置
- 26 制御部
- 28 パワーオン信号部
- 30 システム部
- 31 共通電極
- 32 蓄積容量線
- 34 液晶
- 40 OCBセル液晶表示装置
- 42 LCDコントローラ
- 44 スイッチ回路
- 46 スタートアップ再配向回路
- 48 パワーオン信号回路
- 50 パルス発生回路
- 52 オア回路
- 58 スイッチ

【図2】



【図9】

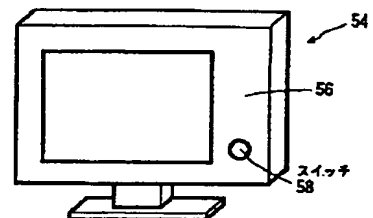


Figure 1 is a plan view of the first embodiment of the display device. It shows a substrate 2 with a gate line 8, a common electrode 31, an opposing electrode 4, a storage capacitor line 32, and a display electrode 12.

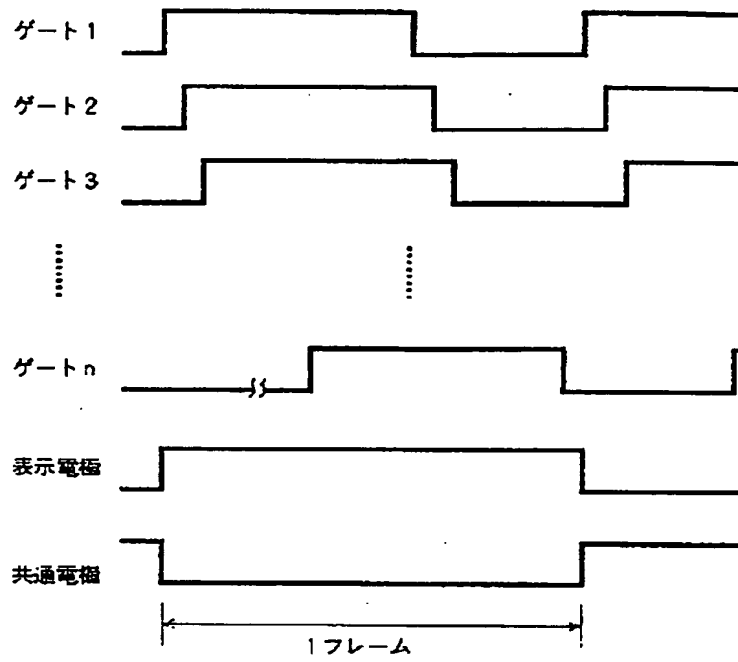
全ゲート電極

表示電極

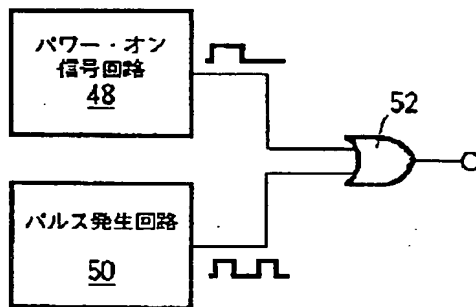
共通電極

1フレーム

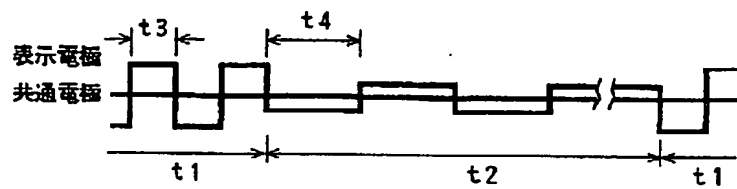
【図 4】



【図 8】

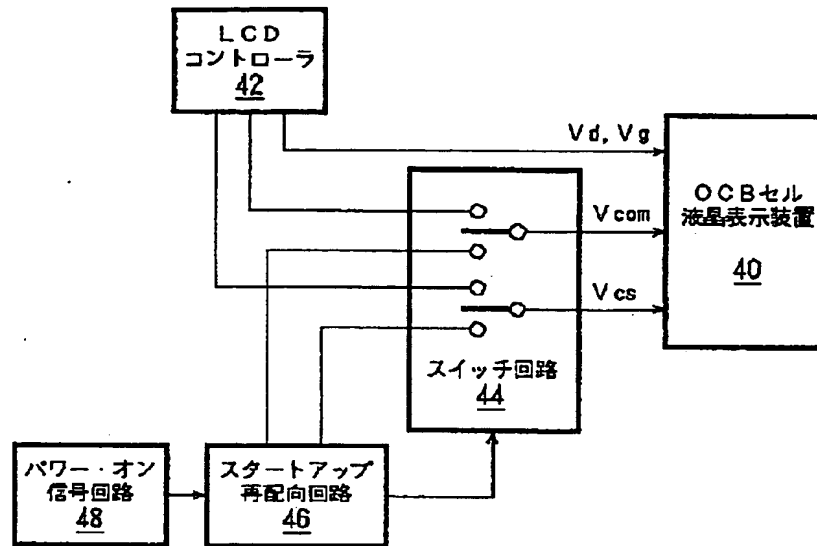


【図 12】

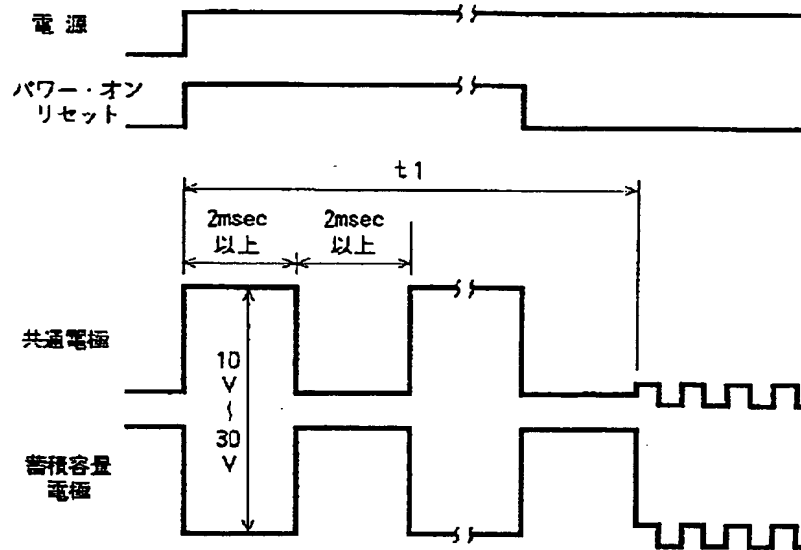




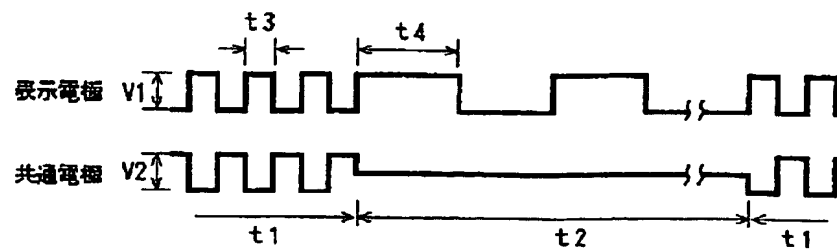
【図 6】



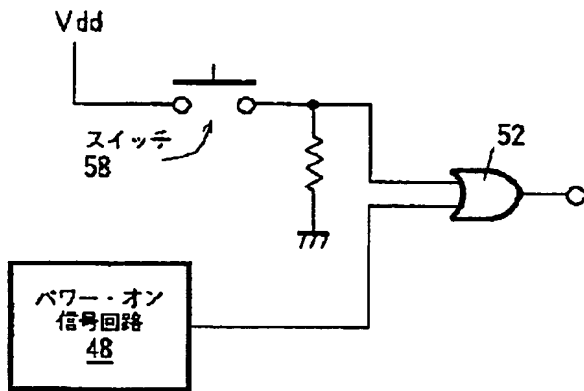
【図 7】



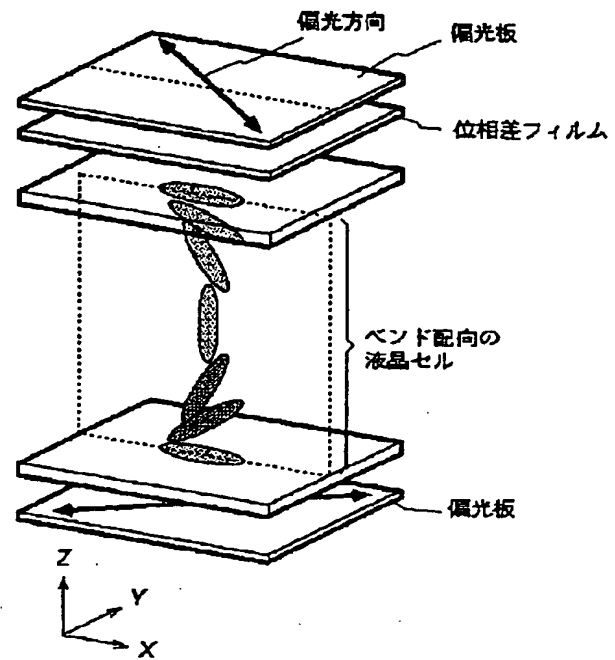
【図 11】



【図 10】



【図 13】



フロントページの続き

(72)発明者 木村 泰宏  
神奈川県大和市下鶴間1623番地14 日本  
アイ・ビー・エム株式会社 大和事業所  
内  
(72)発明者 末岡 邦昭  
神奈川県大和市下鶴間1623番地14 日本  
アイ・ビー・エム株式会社 大和事業所  
内

(72)発明者 平 洋一  
神奈川県大和市下鶴間1623番地14 日本  
アイ・ビー・エム株式会社 大和事業所  
内  
(72)発明者 内田 龍男  
宮城県仙台市宮城區高砂2丁目1番地の  
11

(56)参考文献 特開 平7-84254 (J P, A)  
特開 平9-138421 (J P, A)

(58)調査した分野(Int.Cl.<sup>7</sup>, D B名)

G02F 1/133 550

G02F 1/139